



**SAPIENZA**  
UNIVERSITÀ DI ROMA

# **Sistemi di calcolo**

## **Capitolo 3: Parte II**

**Come viene tradotto in assembly un programma C?**

Corso di Laurea in Ingegneria Informatica e Automatica



# Istruzioni di selezione if e if ... else

Meccanismo test: 1) Operazione aritmetico-logica  
2) salto se risultato soddisfa determinata proprietà

Proprietà specificata da un "condition code" cc:

cc	proprietà	cc	proprietà	
e	$== 0$			Sub S, D
ne	$!= 0$			(risultato è D-S)
g	$> 0$	a	$> 0$	senza
ge	$\geq 0$	ae	$\geq 0$	
l	$< 0$	b	$< 0$	jcc L (istruzione salto condizionato da cc)
le	$\leq 0$	be	$\leq 0$	



## Istruzioni di selezione if e if ... else

Esempio: `subl %eax, %ecx`

`je L` → salta a L se  $ecx - eax == 0$

... cioè  $ecx == eax$

L: ...

---

`subl %eax, %ecx`

`jle L` → salta a L se  $ecx - eax \leq 0$

... cioè  $ecx \leq eax$

L: ...

---

Esiste una variante di `sub` che non modifica la destinazione, **Cmp**, usata per i test.



# Istruzione di selezione if

## Schema istruzione if

C	C equivalente	asm
<pre>if (test) istr1 istr2</pre>	<pre>if (!test) goto L; istr1 L: istr2</pre>	<pre>cmp ... jcc L istr1 L: istr2</pre>

<p><b>Es:</b></p> <pre>if (a &lt; 0) a = -a; return a;</pre> <p>calcolo valore assoluto di a</p>	<pre>if (a &gt;= 0) goto L; a = -a; L: return a;</pre>	<pre>cmp \$0, %eax jge L negl %eax L: ret</pre>
--	--	---



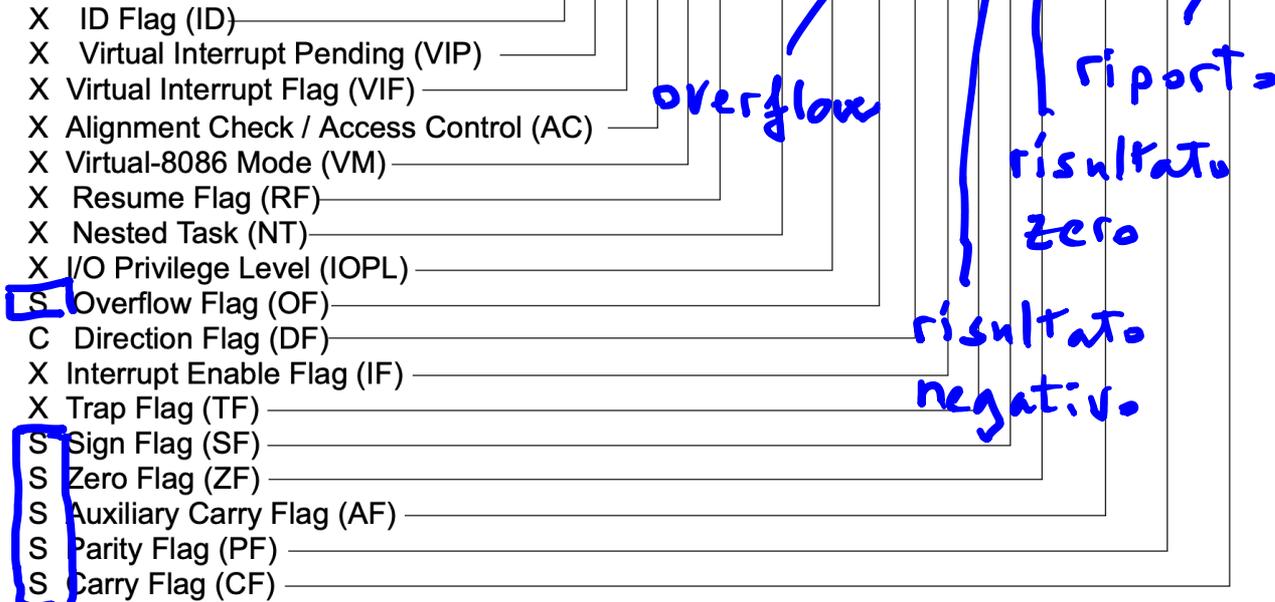
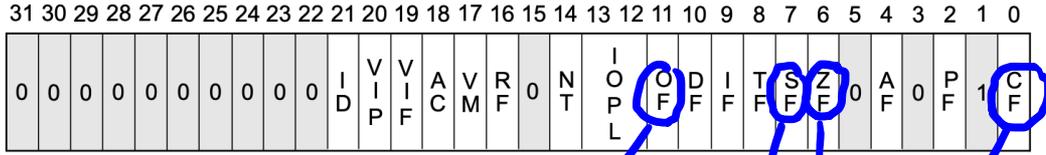
# Istruzione di selezione if

DEMO 3.3-if-else



# Selezione: come funziona?

**EFLAGS =**



- S** Indicates a Status Flag
- C** Indicates a Control Flag
- X** Indicates a System Flag

Es je salta  $\leftrightarrow$  ZF=1

I processori x86 hanno un registro i cui bit vengono settati come effetto collaterale da istruzioni come quelle aritmetico-logiche. Le istr. di salto condizion. si basano su questi bit.



# Istruzione di selezione if ... else

C  
if (test) istr1  
else istr2  
istr3

C equivalente  
if (!test) goto L1;  
istr1  
goto L2;  
L1: istr2  
L2: istr3

asm  
cmp ...  
jcc L1  
istr1  
jmp L2  
L1: istr2  
L2: istr3

salto  
incondi-  
zionato



# Istruzione di selezione if ... else

Calcola in  $a$  il massimo di  $c$  e  $d$ :

```
C
if (c > d) a = c;
else a = d;
return a;
```

C equivalente	asm
if (c ≤ d) goto L1;	cmp %edx, %ecx jle L1
<del>a = c;</del>	<del>movl %ecx, %eax</del>
<del>goto L2;</del>	<del>jmp L2</del>
L1: a = d;	L1: movl %edx, %eax
L2: return a;	L2: ret



# Istruzione di selezione if...else

DEMO 3.3-if-else



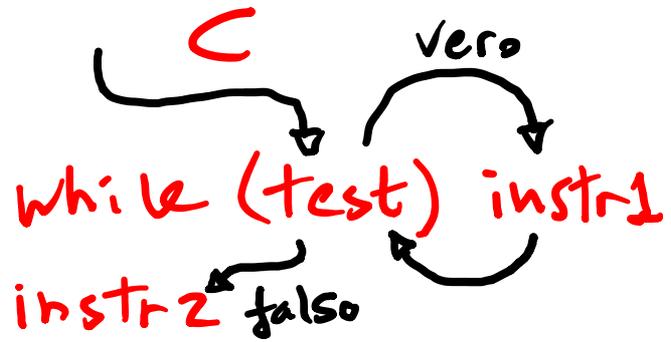
## Confronto con zero

Come alternativa a `cmp $0, D` è possibile usare `test D, D` che è equivalente ad `and D, D`, tranne che non modifica la destinazione.

Es.	C	C equivalente	asm
	<pre>if (a &lt; 0) a = -a; return a;</pre>	<pre>if (a &gt;= 0) goto L; a = -a; L: return a;</pre>	<pre>testl %eax, %eax jge L negl %eax L: ret</pre>



# Istruzione di ciclo while



C equiv.	asm
L: if (!test)	L: cmp ...
goto E;	jcc E
instr1	instr1
goto L;	jmp L
E: instr2	E: instr2

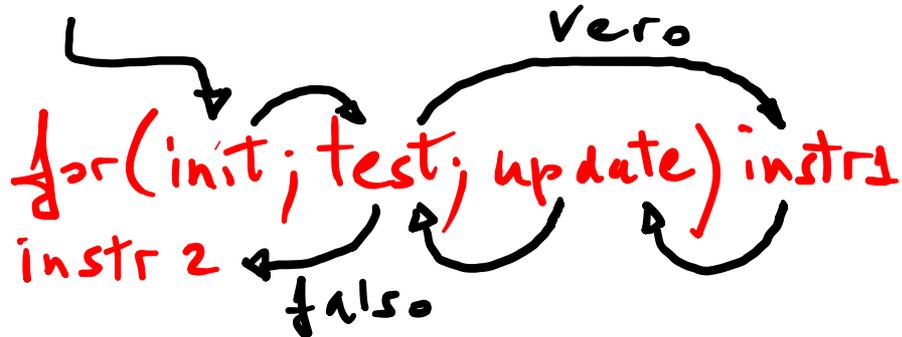


# Istruzione di ciclo while

DEMO 3.4-loop



# Istruzione di ciclo for



## C equivalente

<code>init</code>	_____	<code>init</code>
<code>L: if (!test) goto E;</code>	_____	<code>L: cmp ...</code>
<code>instr1</code>	_____	<code>jcc E</code>
<code>update</code>	_____	<code>instr</code>
<code>goto L;</code>	_____	<code>update</code>
<code>E: instr2</code>	_____	<code>jmp L</code>
		<code>E: instr2</code>



Istruzione di ciclo for

DEMO 3.4-loop/E3-fact



# Puntatori

Se un registro `reg` contiene un indirizzo  
è possibile accedere all'oggetto puntato in  
memoria tramite un **operando indiretto a memoria:**  
**`(reg)`** → oggetto puntato da `reg`



# Puntatori

## C

```
void times2(short * p){  
    *p = *p * 2;  
}
```

### C equivalente

```
void times2(short * p){  
    short * a = p;  
    short c = *a;  
    c = c * 2;  
    *a = c;  
    return;  
}
```

### asm

```
times2:  
    movl 4(%esp), %eax  
    movw (%eax), %cx  
    imulw $2, %cx  
    movw %cx, (%eax)  
    ret
```



Puntatori

DEMO 3.5-ptr



# Array

Se un registro  $reg$  contiene l'indirizzo di un array di oggetti di 1,2,4,8 byte ciascuno, è possibile accedere all'oggetto di indice  $reg2$ , dove  $reg2$  è un registro che contiene l'indice, usando un operando a memoria con base, indice e scala:

$(reg, reg2, scala)$ , dove  $scala = \underbrace{1, 2, 4, 8}$   
base      indice      dimensione celle array



# Array

Altri modi di indirizzamento a memoria:

$(reg, reg2, 1)$  è equivalente a  $(reg, reg2)$



# Array

```
Es. short get(short * v, int i){  
    return v[i];  
}
```

C equivalente

```
short get(short * v, int i){  
    short * c = v;  
    int d = i;  
    short a = c[d];  
    return a;  
}
```

asm

get:

```
movl 4(%esp), %ecx  
movl 8(%esp), %edx  
movw (%ecx, %edx, 2), %ax  
ret
```

base      indice      scala



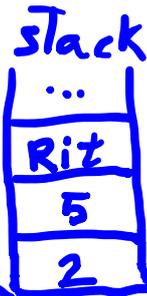
# Array

DEMO 3.6-array



# Chiamate a funzione e passaggio dei parametri

La chiamata a funzione si realizza con l'istruzione `call nome-funzione`. I parametri vengono passati sulla stack.



↳ a spazio per i parametri attuali

Es.

```
int f() {
    return g(2, 5);
}
```

```
f: subl $8, %esp
```

```
    movl $2, (%esp)
```

```
    movl $5, 4(%esp)
```

} passaggio parametri

```
    call g
```

— chiamata a funzione

```
    addl $8, %esp
```

↳ dealloca spazio parametri

valore di ritorno in `eax`

```
    ret
```



# Chiamate a funzione e passaggio dei parametri

Es.

```
int f(int x) {
    return g(x)+1;
}
```

C equivalente:

```
int f(int x) {
    int a=x;
    a=g(a);
    a++;
    return a;
}
```

asm

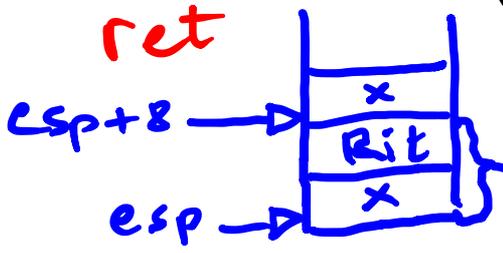
```
f: subl $4, %esp
    move 8(%esp), %eax
    movl %eax, (%esp)
    call g
    incl %eax
    addl $4, %esp
    ret
```

spazio per parametro di g

prende in eax param. x di f

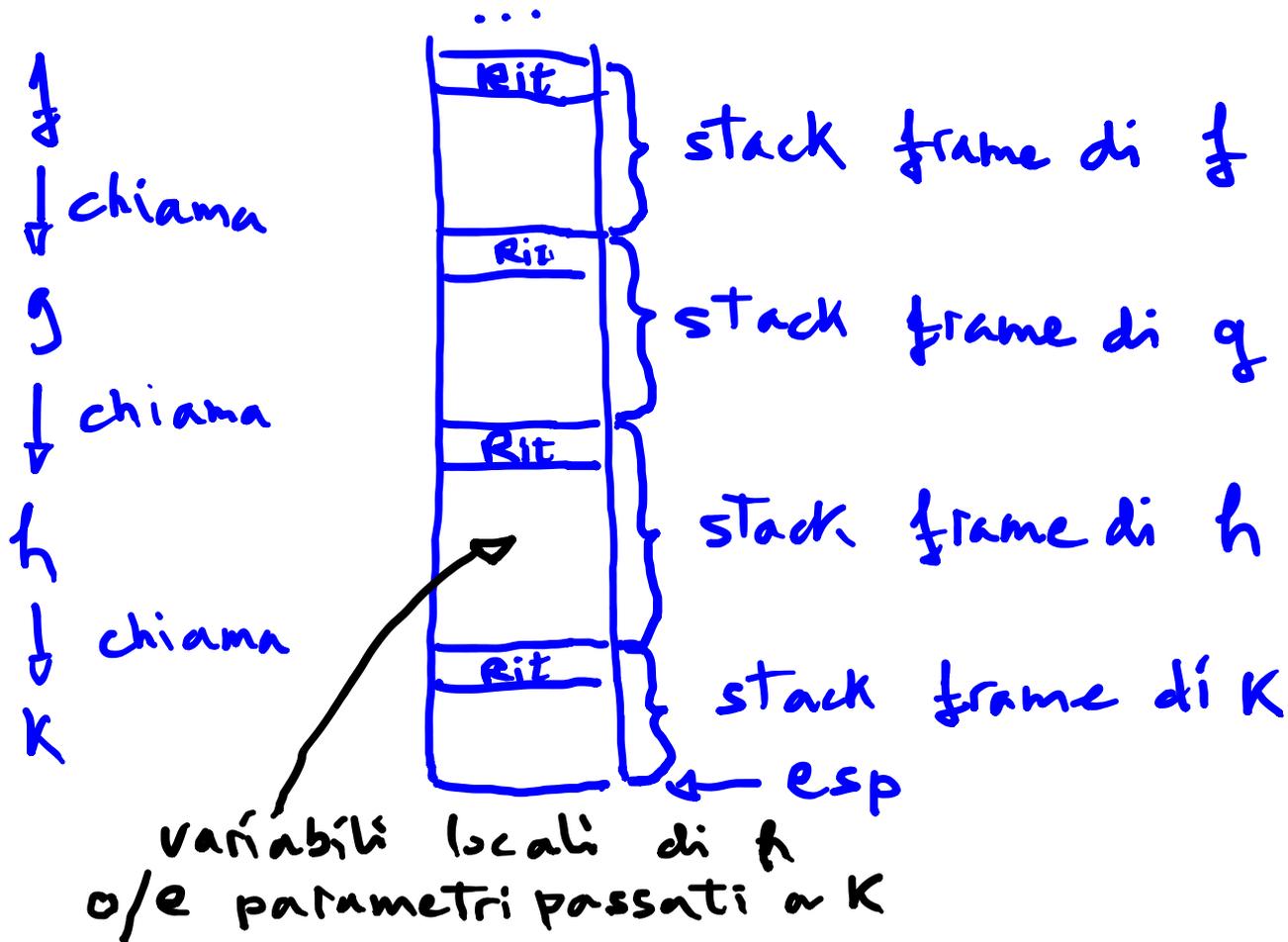
chiama g  
passa eax a g

dealloca spazio per param. di g dalla stack  
stack frame di f





# Stack frame delle chiamate





# Chiamate a funzione e passaggio dei parametri

Es. C

```
int f() {  
    return g()+h();  
}
```

C equivalente

```
int f() {
```

```
    int a = g();
```

```
    int c = a;
```

```
    a = h();
```

```
    a = a + c;
```

```
    return a;
```

asm

```
    f:
```

```
    call g
```

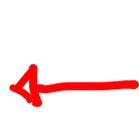
```
    movl %eax, %ecx
```

```
    call h
```

```
    addl %ecx, %eax
```

```
    ret
```

Come risolvere?



errore, ecx potrebbe essere sovrascritto dalla chiamata a h



## Convenzioni sull'uso dei registri nelle chiamate

Per risolvere problemi come quello visto, ci si appella a un'Application Binary Interface, un insieme di convenzioni che includono l'uso corretto dei registri a fronte di chiamate. La System V 386 ABI prescrive che:

- 1) A, C e D sono registri caller-save, cioè devono essere salvati dal chiamante se ne vuole preservare il contenuto a fronte di una chiamata
- 2) B, DI, SI, BP sono callee-save, cioè salvati dal chiamato



# Convenzioni sull'uso dei registri nelle chiamate

Soluzione 1): registri caller-save

f: call g

pushl %eax

call h

popl %ecx

addl %ecx, %eax

ret

mette sulla cima  
della stack il valore  
di eax prodotto da g

riprende dalla cima  
della stack il valore  
prodotto da g e lo  
mette in ecx



# Convenzioni sull'uso dei registri nelle chiamate

Soluzione 2): registri callee-save (preferibile)

```
f: pushl %ebx
  call g
  movl %eax, %ebx
call h
  addl %ebx, %eax
popl %ebx
  ret
```

prologo: salvataggio in stack dei registri callee-save che si vuole usare

ebx non viene sottascritto da h per convenzione ABI

epilogo: ripristino dei valori che i registri callee-save avevano prima della chiamata



# Convenzioni sull'uso dei registri nelle chiamate

Suggerimenti:

- 1) Usare registri caller-save nelle funzioni che non effettuano chiamate
- 2) Usare registri callee-save altrimenti



# Chiamate a funzione e passaggio dei parametri

DEMO calls