



CIRCUITI CHE IMPLEMENTANO OPERAZIONI LOGICHE/ARITMETICHE

ELEMENTI DI MEMORIZZAZIONE DATI LOCALI ALLA CPU

REGISTRI

Registri in IA32

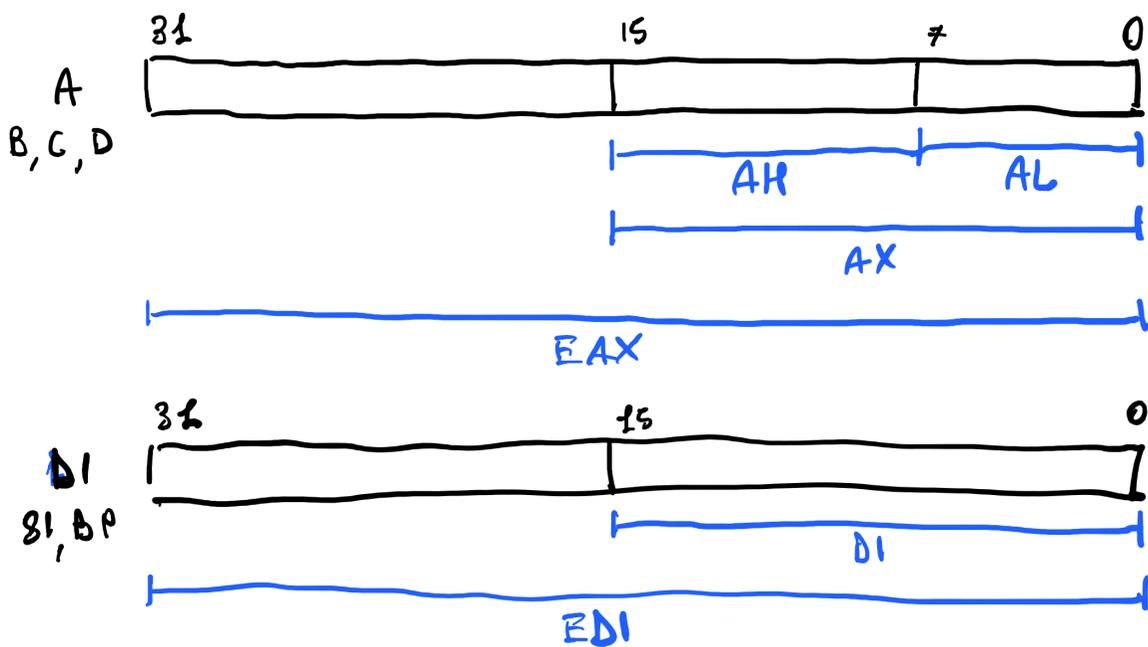


GENERAL PURPOSE
 Possono essere utilizzati a piacimento (ma seguendo le regole!)

INSTRUCTION POINTER

Contiene flag (bit) che descrivono lo stato di funzionamento della CPU

Ciascun registro contiene 32 bit



RAPPRESENTAZIONE DEI VALORI (BINARI)

BIG-ENDIAN: il bit più significativo viene posto all'indirizzo più basso

LITTLE-ENDIAN: il bit meno significativo viene posto all'indirizzo più alto

Es.: Voglio rappresentare 0x12345678



L'architettura IA32 è LITTLE-ENDIAN